

**IN THE UNITED STATES PATENT AND TRADEMARK OFFICE**

In re U.S. Patent Application of )  
 )  
 NAKAMURA et al. )  
 )  
 Application Number: To be Assigned )  
 )  
 Filed: Concurrently Herewith )  
 )  
 For: GRAPHIC CONTROLLER, MICROCOMPUTER AND )  
 NAVIGATION SYSTEM )  
 )  
 ATTORNEY DOCKET NO. HITA.0463 )

Honorable Assistant Commissioner  
for Patents  
Washington, D.C. 20231

**REQUEST FOR PRIORITY  
UNDER 35 U.S.C. § 119  
AND THE INTERNATIONAL CONVENTION**

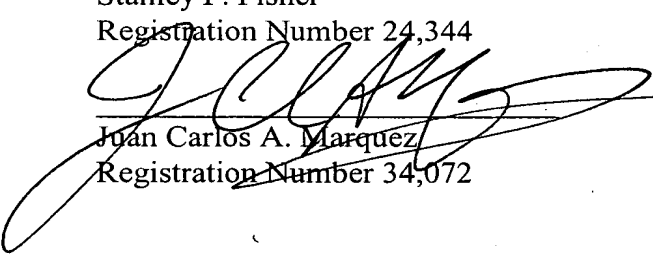
Sir:

In the matter of the above-captioned application for a United States patent, notice is hereby given that the Applicant claims the priority date of December 13, 2002, the filing date of the corresponding Japanese patent application 2002-361971.

A certified copy of Japanese patent application 2002-361971, is being submitted herewith. Acknowledgment of receipt of the certified copy is respectfully requested in due course.

Respectfully submitted,

\_\_\_\_\_  
Stanley P. Fisher  
Registration Number 24,344

  
\_\_\_\_\_  
Juan Carlos A. Marquez  
Registration Number 34,072

**REED SMITH LLP**  
3110 Fairview Park Drive  
Suite 1400  
Falls Church, Virginia 22042  
(703) 641-4200  
November 20, 2003

日本国特許庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日                      2002年12月13日  
Date of Application:

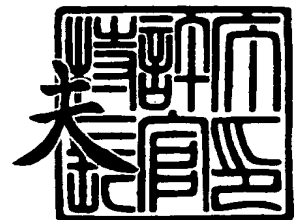
出願番号                      特願2002-361971  
Application Number:  
[ST. 10/C]:                      [JP 2002-361971]


出願人                      株式会社ルネサステクノロジ  
Applicant(s):

2003年10月21日

特許庁長官  
Commissioner,  
Japan Patent Office

今井 康



 **【書類名】** 特許願

**【整理番号】** H02015591

**【あて先】** 特許庁長官 殿

**【国際特許分類】** G09G 5/36 520M

**【発明者】**

**【住所又は居所】** 東京都小平市上水本町五丁目 2 0 番 1 号 株式会社日立  
製作所 半導体グループ内

**【氏名】** 中村 淳

**【発明者】**

**【住所又は居所】** 東京都小平市上水本町五丁目 2 0 番 1 号 株式会社日立  
製作所 半導体グループ内

**【氏名】** 大村 賢一郎

**【特許出願人】**

**【識別番号】** 000005108

**【氏名又は名称】** 株式会社 日立製作所

**【代理人】**

**【識別番号】** 100085811

**【弁理士】**

**【氏名又は名称】** 大日方 富雄

**【手数料の表示】**

**【予納台帳番号】** 027177

**【納付金額】** 21,000円

**【提出物件の目録】**

**【物件名】** 明細書 1

**【物件名】** 図面 1

**【物件名】** 要約書 1

**【プルーフの要否】** 要

【書類名】 明細書

【発明の名称】 表示制御装置、マイクロコンピュータおよびナビゲーションシステム

【特許請求の範囲】

【請求項 1】 一連のコマンド又はデータに従って複数の表示面の画像データを各表示面ごとに複数面分生成する画像データ生成手段と、生成された画像データを記憶手段の上記各表示面に対応された格納領域にそれぞれ格納する画像データ格納手段と、上記記憶手段に格納されている複数の表示面の画像データを読み出して重ね合わせ処理を行って表示出力用の信号に変換する表示処理回路とを備え、

上記表示処理回路により画像データの読出しが行われる上記格納領域が各表示面ごとに切替え可能に構成されていることを特徴とする表示制御装置。

【請求項 2】 一つの表示面における画像データの生成処理の終了時に各表示面ごとに上記画像データが読み出される格納領域を切り替えるか否かの設定が行われるように構成されていることを特徴とする請求項 1 記載の表示制御装置。

【請求項 3】 一つの表示面の画像データの生成処理の終了を示す第 1 命令に、上記複数の表示面の各々について画像データが読み出される格納領域を切り替えるか否かを示す表示切替イネーブルビットが含まれ、

該表示切替イネーブルビットに基づき上記画像データを読み出す格納領域の切替設定が行われるように構成されていることを特徴とする請求項 1 又は 2 に記載の表示制御装置。

【請求項 4】 各表示面の画像データがいずれの格納領域から読み出されるかを表わす情報が保持される第 1 レジスタを備え、

該第 1 レジスタの更新により上記画像データが読み出される格納領域の切替設定がなされることを特徴とする請求項 1 ～ 3 の何れかに記載の表示制御装置。

【請求項 5】 各表示面の画像データが格納される複数の格納領域のアドレスがそれぞれ保持されるアドレスレジスタを備え、

上記表示処理回路は、上記アドレスレジスタの中から上記第 1 レジスタの情報に基づき選択されたアドレスを使用して画像データの読出しを行うように構成さ

れていることを特徴とする請求項 4 記載の表示制御装置。

【請求項 6】 上記画像データが読み出される格納領域の切替設定がなされた場合に、該設定後の表示装置の表示遷移同期信号に同期したタイミングで、上記画像データを読み出す格納領域の切替えが遂行されるように構成されていることを特徴とする請求項 2～5 の何れかに記載の表示制御装置。

【請求項 7】 上記第 1 レジスタに格納される情報は、上記表示切替イネーブルビットに含まれる情報によって更新されることを特徴とする請求項 4～6 の何れかに記載の表示制御装置。

【請求項 8】 中央演算処理装置と描画処理および表示制御を行う表示制御装置とメモリとを有したマイクロコンピュータであって、

上記表示制御装置は外部に接続された表示装置に表示信号を出力するため画像データの格納先が示される表示情報を制御する表示部を有し、

この表示部は表示画面に重ね合せて表示することの可能な複数の表示面の画像データをそれぞれ扱う複数の表示プレーン処理部を有し、

該表示プレーン処理部は対応する表示面の画像データの格納先が示される複数の表示情報を有し、

上記表示制御装置は、描画処理の終了を示す第 1 命令を受けた後に上記複数の表示プレーン処理部で使用される上記表示情報を更新することが可能であることを特徴とするマイクロコンピュータ。

【請求項 9】 上記複数の表示プレーン処理部で使用される表示情報は、上記表示装置の表示遷移同期信号に同期したタイミングで更新されることを特徴とする請求項 8 に記載のマイクロコンピュータ。

【請求項 10】 上記第 1 命令は上記表示情報を更新するための情報を有することを特徴とする請求項 8 又は 9 に記載のマイクロコンピュータ。

【請求項 11】 上記表示情報は画像データが格納されている記憶手段のアドレス情報であることを特徴とする請求項 8～10 の何れかに記載のマイクロコンピュータ。

【請求項 12】 上記表示プレーン処理部で使用される 2 以上の表示情報が同時に更新可能であることを特徴とする請求項 8～11 の何れかに記載のマイク

ロコンピュータ。

【請求項 13】 請求項 1～6 の何れかに記載の表示制御装置と、該表示制御装置が実行する上記一連のコマンド又はデータを生成する中央演算処理装置と、上記表示制御装置により生成された画像データが格納される記憶手段と、表示装置と、地図情報が格納される記憶装置とを備え、上記記憶装置より読み出された地図情報に基づき上記表示制御装置により画像データが生成され上記表示装置に地図表示が行われるように構成されていることを特徴とするナビゲーションシステム。

【請求項 14】 一連のコマンド又はデータに従って複数の表示面の画像データを生成する画像データ生成手段と、生成された画像データを記憶手段の上記各表示面に対応された格納領域にそれぞれ格納する画像データ格納手段と、上記記憶手段に格納されている複数の表示面の画像データを読み出して重ね合わせ処理を行って表示出力用の信号に変換する表示処理回路とを備え、

上記複数の表示面の画像データは、各表示面ごとに更に重ね合わせ処理を実行されている画像データ及びその画像データとの前後関係を有する複数の画像データによって構成されていることを特徴とする表示制御装置。

【請求項 15】 一つの表示面における画像データの生成処理の終了時に表示面ごとに上記画像データが読み出される格納領域を切り替えるか否かの設定が行われるように構成されていることを特徴とする請求項 14 記載の表示制御装置。

#### 【発明の詳細な説明】

##### 【0001】

#### 【発明の属する技術分野】

この発明は、複数の表示面を重ね合わせて表示出力を行う表示制御装置に適用して有用な技術に関し、特に現在位置の地図表示を行うナビゲーションシステムに利用して有用な技術に関する。

##### 【0002】

#### 【従来の技術】

液晶表示パネルや CRT 表示装置の画面上に表示を行う表示システムは、一般

に、1画面分の画素データが配列された画像データを格納するフレームメモリを備え、このフレームメモリに描画プロセッサなどを用いて表示ドットの画素データを書き込む一方、表示処理回路がフレームメモリの画素データを連続的に読み出し、表示装置の垂直同期信号に同期させて表示信号に変換して出力することで表示出力を行う。

#### 【0003】

また、上記のようなフレームメモリを2画面分設けて、画像データを書き込む領域と、表示出力のために画像データを読み出す領域とを交互に交替させながら描画と表示出力とを行う表示システムもある。このように2画面分のフレームメモリを用いることで画像データの書き込み処理と表示出力の処理に時間的な余裕が得られ、また、画像データの書き込み中に表示出力が行われることで生じる画面のちらつきが回避できるという利点が得られる。

#### 【0004】

また、2画面分の画像データを格納可能なフレームメモリを有する表示システムにおいて、複数の表示フレーム期間に渡って表示内容の更新が必要ない場合に、画像データを書き込むメモリ領域と画像データを読み出すメモリ領域とを交替させずに、同じメモリ領域の画像データを繰り返し用いて表示出力を行うようにしたものもある。さらに、次画面の描画処理が終了して表示内容を更新することが可能になったときに、画像データを書き込むメモリ領域と画像データを読み出すメモリ領域とを適宜なタイミングで自動的に切り替えるオート切替え機能（オートレンダリングモード）を備えた表示システムもある。このようなオート切替え機能は、例えば、1画面の描画処理の終了を示す所定のコマンドを描画回路がフェッチしたときに描画回路が表示処理回路へ描画が終了したことを伝え、表示処理回路が表示装置の同期信号に合わせて画像データを読み出すメモリ領域を切り替えるようにして実現される（例えば非特許文献1）。

#### 【0005】

##### 【非特許文献1】

「HD64413A Q2SD ユーザーマニュアル（SuperH RISC engine Peripheral LSI HD64413A Q2SD User's Manual）」, 株式会社日立製作所（Electronic Devices

Sales & Marketing Group Semiconductor & Integrated Circuits Hitachi, Ltd.), 2 0 0 0 年 5 月, P 4 7 - 4 9

【 0 0 0 6 】

【発明が解決しようとする課題】

近年では、表示画面上に複数の表示面（表示プレーン又はレイヤとも云い、以下表示プレーンと記す）を設け、各表示プレーンを重ね合せた内容の表示出力を行うといった表示制御が、種々の表示システムで求められるようになっている。このような表示制御は、表示プレーンごとにその画像データを格納するメモリ領域（以下、画像データ格納領域と称す）を設け、複数の表示プレーンの画像データ格納領域に書き込まれた画像データを各表示プレーンの表示位置に合わせて重ね合わせた上で表示信号に変換することで実現される。このような表示システムにおいては、重ね合せをしない表示に比べて、画像データの書き込み時間に余裕が少なくなり、表示出力にちらつきが発生しやすいという課題がある。また、これを抑えるためには高速な処理装置が必要でありコストアップを招くという課題がある。

【 0 0 0 7 】

そこで、本発明者らは、各表示プレーンごとに 2 ページ分の画像データ格納領域を表示メモリに設定し、画像データを書き込む画像データ格納領域と表示出力用に画像データを読み出す画像データ格納領域とを交互に切り替えるといった制御を思いついた。しかしながら、かかる切替制御方式では、各表示プレーンの表示内容によって画像データ格納領域の切替えを複数の表示プレーンについて同時に行うのが有用であったり、或いは表示プレーンごとに異なるタイミングで行うのが有用であったりと、様々な場合が想定され、一様のパターンで画像データ格納領域の切替えを行っては、様々な表示処理に対応できないと云う問題が生じる。

【 0 0 0 8 】

また、画像データ格納領域の切替えは表示装置の垂直同期信号 VSYNC に同期して行わなければならないので、例えば CPU の制御処理により複数の表示プレーンについて別々のタイミングで切替制御を行わせようとすると、CPU の負荷が



非常に高くなりシステム全体のスループットを低下させてしまう。しかも、ナビゲーションシステムにおいては、コスト低減のためにCPUの性能をさほど高くできず、表示制御のためにCPUの負荷を増すことは出来ないという制約があるため、CPUの負荷を増加させずに上記の切替え制御を行わなければならないという独特の課題もある。

#### 【0009】

この発明の目的は、複数の表示プレーンを重ね合わせた表示出力を行う表示システムにおいて高速な処理装置を使用せずに表示のちらつきを無くすことこの出来る表示システム、さらには複数の表示プレーンを重ね合わせた表示出力を行う表示システムにおいて、汎用性が高く且つ無駄のない最適な画像データ格納領域の切替えが可能な表示システムを提供することにある。

#### 【0010】

この発明の他の目的は、各表示プレーンの画像データ格納領域の切替えをシステム制御を行うCPU（中央演算処理装置）に負荷をかけずに行うことのできる表示システムを提供することにある。

この発明の前記ならびにそのほかの目的と新規な特徴については、本明細書の記述および添付図面から明らかになるであろう。

#### 【0011】

##### 【課題を解決するための手段】

本願において開示される発明のうち代表的なものの概要を説明すれば、下記のとおりである。

すなわち、複数の表示プレーンを重ね合わせた表示出力が可能で且つ各表示プレーンごとに複数単位（複数ページ）分の画像データが格納可能な画像データ格納領域が設定されている表示システムにおいて、1個の表示プレーンの画像データの展開終了を示す第1命令（例えばTRAPコマンド）の属性ビットに、各表示プレーンごとに画像データ格納領域の切替えを行うか否かを示す表示切替イネーブルビット（D0～D7）を設け、この表示切替イネーブルビット（D0～D7）が“1”の表示プレーンに対して次の垂直同期信号に同期したタイミングで画像データを読み出す画像データ格納領域の切り替えを行うように構成する。

**【 0 0 1 2 】**

このような手段によれば、画像データを読み出す画像データ格納領域の切り替えを複数の表示プレーンの各々について独立的に行うことが出来るので、表示内容の更新が表示プレーンごとにばらばらに生じる場合でも無駄のない最適な切替えが可能となる。また、表示制御装置内で解釈実行されるコマンドを用いて画像データの展開処理の中で画像データ格納領域を切り替える設定を行えるので CPU 等の負荷を高めることなく画像データ格納領域の切り替え制御が可能である。

**【 0 0 1 3 】****【発明の実施の形態】**

以下、本発明の好適な実施例を図面に基づいて説明する。

図 1 は、本発明をカーナビゲーションシステムに適用した場合のシステムの全体と要部の詳細を示すブロック図である。特に制限されるものではないが、同図において、符号 2 で囲まれた領域にある複数の回路ブロックは単結晶シリコンのような 1 つの半導体基板上に形成される。

**【 0 0 1 4 】**

この実施例のカーナビゲーションシステムは、測定機器からの位置情報に基づく現在位置の演算やユーザからの入力処理および表示出力の指示等のシステム制御を行う CPU 1 と、CPU 1 により生成された描画コマンドに従って表示メモリ 4 へ画像データを書き込む描画処理および表示メモリ 4 から画像データを読み出して表示信号に変換して出力する表示出力処理を行う表示制御装置 2 と、CPU 1 に作業用のメモリ空間を提供する DRAM (Direct Random Access Memory) などのメモリ 3 と、描画コマンドや画像データが格納される DRAM 等の表示メモリ 4 と、液晶ディスプレイなどの表示装置 5 と、起動プログラムなどが格納されるフラッシュメモリやマスク ROM などの電源遮断後もデータを保持可能な不揮発性メモリ 6 と、地図データなどを格納した DVD (デジタル多用途ディスク) やハードウェアディスクなどの大容量記憶媒体が搭載される記憶装置 7 と、システムバス 10 や表示メモリバス 11 等から構成される。

**【 0 0 1 5 】**

また、図示は省略しているが、上記のシステムバス 10 には、タッチパネルな

どの入力装置が接続され、また、GPS（全地球測位システム）受信器や方位計測器ならびにガスレートセンサーなどの現在位置を計測する測位機器が接続されるようになっている。なお、上記の地図データは記憶装置 7 に格納せず通信手段を介してコンピュータネットワークから受信する構成とすることも出来る。

#### 【0016】

この実施例のカーナビゲーションシステムは、例えば広域地図表示や詳細地図表示ならびにメニュー表示など異種表示が行われる複数の表示プレーンを重ね合わせた表示出力が可能なものとして構成されている。CPU 1 は表示内容に従って画像データを表示メモリ 4 に展開させる一連の描画コマンド列（以下、ディスプレイリストと称する）を各表示プレーンごとに作成して表示メモリ 4 に格納する。そして、CPU 1 からのディスプレイリストの指定と描画開始の指示等に基づき表示制御装置 2 の描画部 20 が指定ディスプレイリストから描画コマンドを読み出し実行して、表示プレーンの指定の画像データ格納領域に画像データを展開する。本実施例ではディスプレイリストの最後には描画終了を示す第 1 命令としての TRAP コマンドが付記されるようにされており、描画部 20 はこの TRAP コマンドを読み込むと描画処理を中断するとともに CPU 1 に割込み信号を出力して次の CPU 1 からの描画開始の指示を待つように構成されている。

#### 【0017】

表示メモリ 4 には、表示プレーンごとに画像データ格納領域が設定され、各画像データ格納領域に対応する表示プレーンの画像データが描画部 20 によりそれぞれ展開される。さらに、この実施例では、1 つの表示プレーンに対して画像データ格納領域は複数ページ分（例えば 2 ページや 3 ページ）設けられている。描画部 20 には、描画先の画像データ格納領域の先頭アドレスを記憶する描画先アドレスレジスタがあり、CPU 1 はこのレジスタに複数の表示プレーンの複数ページ分の画像データ格納領域の中から描画を行う画像データ格納領域の先頭アドレスを設定し、描画処理を開始させることで指定する表示プレーンの指定ページの画像データ格納領域に画像データを展開することが出来るように構成されている。

#### 【0018】

図2には上記表示制御装置2のより詳細なブロック構成図を示す。

表示制御装置2は、描画コマンドを解釈して実行する描画処理ユニット27とバッファユニット28とを有する描画部20と、システムバス10に接続されてCPU1からのデータ入出力を行うCPUインターフェース部21と、表示メモリ4から複数の表示プレーンの画素データを読み出して重ね合わせた上で映像信号に変換して出力する表示部22と、表示メモリ4へのデータの読み書きを制御するメモリコントロール部23とを備えている。

#### 【0019】

また、表示制御装置2には、表示メモリ4のデータやアドレスが転送されるメモリバスMDB、MABと、システムバス10側のデータやアドレスが転送されるCPUバスCDB、CABと、また、これらのバスへの各ブロックのアクセス制御を行うバスコントローラ25が設けられている。また、CPUインターフェース部21や表示部22およびメモリコントロール部23はそれぞれI/Oバッファ26a~26cを介してデータを入出力するようにされ、描画処理ユニット27はバッファユニット28を介して描画コマンドのフェッチや画素データの書込みを行うようにされている。

#### 【0020】

上記の表示部22には、表示タイミングに合わせて各表示プレーンの指定ページの画像データをそれぞれ表示メモリ4から読み出して、各表示プレーンの画素データを各表示プレーンの表示位置に合わせて重ねて表示信号に変換して出力する表示プレーン生成部24が設けられている。また、描画処理ユニット27には描画属性レジスタ(DAR)201、コントロールレジスタおよびステータスレジスタ等の各種のレジスタが設けられている。

#### 【0021】

図3には、描画処理ユニット27に設けられた描画属性レジスタ201の構成と一部の機能を示す。

描画処理ユニット27は、CPU1により生成され表示メモリ4に格納された表示プレーンごとのディスプレイリストから描画コマンドを順番に読み出して実行していくが、複数の描画コマンドに対してグローバルに描画属性を設定するた

めに描画処理ユニット 2 7 の内部には先に述べたように描画属性レジスタ 2 0 1 が設けられており、この描画属性レジスタ 2 0 1 に設定された属性内容に従って描画コマンドが実行されるようになっている。本実施例の表示制御装置 2 が解読可能な描画コマンドにも描画属性値が含まれており、描画属性レジスタ 2 0 1 に設定された属性値と、個々の描画コマンドに含まれる描画属性値とが異なる値であった場合には、図示しないコントロールレジスタ等に予め設定された値に従って何れかの属性値が優先されるようになっている。

#### 【 0 0 2 2 】

描画属性レジスタ 2 0 1 には、図 3 に示すように、複数（例えば 8 個）の表示プレーンの各々について自動表示切替制御を許すか否かを示す 8 個のオート切替モードイネーブルビット D 0 0 ～ D 0 7 が設けられている。ここで、自動表示切替制御とは、詳細は後述するが、1 つの表示プレーンの描画処理の終了後に、後述の表示切替イネーブルビット D 0 ～ D 7 に基づき、次の表示フレーム期間から表示出力用に画像データを読み出す画像データ格納領域のページを次ページに切り替える制御処理のことである。

#### 【 0 0 2 3 】

この描画属性レジスタ 2 0 1 へは、C P U 1 が直接的に属性値を書き込むことも出来るし、描画処理ユニット 2 7 が解釈可能な制御コマンドにより描画処理ユニット 2 7 が属性値を書き込むことも出来るように構成されている。

#### 【 0 0 2 4 】

なお、上記のオート切替モードイネーブルビット D 0 0 ～ D 0 7 は、描画処理ユニット 2 7 の描画属性レジスタ 2 0 1 に含ませるのではなく、例えば表示部 2 2 に設けられる表示系のレジスタに含ませても良いし、或いは描画処理ユニット 2 7 や表示部 2 2 の外部の設定レジスタに含ませるようにしても良い。

#### 【 0 0 2 5 】

図 4 には、制御コマンドの一つである 1 個の表示プレーンの描画処理の終了を示す TRAP コマンドの一例を示すビット構成図を示す。

表示メモリ 4 に格納されるディスプレイリストには、線や多角形などの描画処理を行わせる本来の描画コマンドのほか、描画属性レジスタ 2 0 1 に値を書き込

んだり描画の終了処理を行わせるなどの制御コマンドが含まれる。

#### 【0026】

TRAPコマンドは、表示プレーンごとに生成された各ディスプレイリストの処理終了をそれぞれ示すもので、描画処理ユニット27はこのTRAPコマンドに基づき例えば当該描画処理ユニット27の動作を制御するコントロールレジスタの所定ビットに“0”を設定して描画処理ユニット27の動作を停止させるとともに、ステータスレジスタの所定ビットに“1”を設定してCPU1に対して割込み信号を出力させてCPU1に描画処理の終了を通知する。

#### 【0027】

また、この実施例に係る表示制御装置2においては、図4に示すように、描画の終了処理を行わせるTRAPコマンドの描画属性部に、各表示プレーンの画像データを読み出す画像データ格納領域を次ページに切り替えるための表示切替イネーブルビットD0～D7が設けられ、表示プレーンの画像データ格納領域の切替制御に使用されるようになっている。

#### 【0028】

図5には、表示部22に含まれる表示プレーン生成部24の概略構成図を示す。

表示プレーン生成部24には、複数の表示プレーンの画像を重ね合せたような画像を得るため画素データを加工する1個の表示合成部241と、複数の表示プレーンのそれぞれに対応して設けられた複数組（例えば8組）の表示プレーン処理部とが設けられている。各表示プレーン処理部は、画素データバッファ（ラインバッファ）242A、バッファ制御部242B、選択回路243、表示アドレスレジスタ244、および第1レジスタとしての選択信号生成ステートマシン245を備えている。

#### 【0029】

表示合成部241は、図示しない属性レジスタに設定される各表示プレーンの画素データのブレンド率に関する情報と、各表示プレーンの上下関係が示される情報とに基づき、複数の画素データバッファ242Aから入力された画素データを重ね合わせる演算処理を行って出力する。そして、この出力された画素データ

がアナログの表示信号等に変換されて表示装置 5 に出力されて複数の表示プレーンが所定位置で重ね合わされた表示出力が行われる。上記のブレンド率を 1 : 0 とすることで上面が完全に下面を隠した表示出力となり、ブレンド率を例えば 3 : 1 などとすることで下面が少し透過して見える表示出力となる。また、画像の重ね合せには、OR、AND、E x - O R などの論理演算を用いていずれの演算を行うか選択可能なように構成しても良い。

#### 【0030】

画素データバッファ 242 A は、例えば表示ライン 1 本分の画素データの数分の一の画素データを格納できる大きさを有するバッファメモリである。

バッファ制御部 242 B は、表示装置 5 の垂直同期信号 VSYNC に同期させて内部で生成された高い周波数のクロック信号をカウントして、対応する表示プレーンの表示位置に合ったタイミングでその表示位置の画素データが表示合成部 241 に出力されるように、該画素データを表示メモリ 4 から読み出して画素データバッファ 242 A に格納し出力させる。

#### 【0031】

表示アドレスレジスタ 244 は、対応する表示プレーンの複数ページ分の画像データ格納領域の先頭アドレス（表示情報）がそれぞれ格納されるものである。この表示アドレスレジスタ 244 には、例えば表示プレーンの数が増減されたり表示プレーンの大きさが変更されたりした際に、それに応じて変更された各画像データ格納領域の先頭アドレスが CPU 1 により書き込まれる。なお、表示アドレスレジスタ 244 の値の書き換えは、表示装置 5 の垂直同期信号 VSYNC の立ち下がり時に実行されるようにすると好ましい。

#### 【0032】

選択回路 243 は、表示アドレスレジスタ 244 に格納されている複数の先頭アドレスの何れか一つを後述の表示先選択制御信号に基づき選択的にバッファ制御部 242 B に与えるように構成されている。バッファ制御部 242 B はこの先頭アドレスに基づいて複数ページ分の画像データ格納領域のうち何れかのページの画像データを読み出すことができる。

#### 【0033】

選択信号生成ステートマシン 2 4 5 は、対応する表示プレーンに設定された複数ページ分の画像データ格納領域の何れかを指し示すもので、表示装置 5 の垂直同期信号 VSYNC に同期したタイミング（例えば同期信号 VSYNC の立ち下がり時）で、その時点で使用する画像データ格納領域のページを示す信号を選択回路 2 4 3 に出力するようになっている。この信号が選択回路 2 4 3 の表示先選択制御信号となる。

#### 【 0 0 3 4 】

このステートマシン 2 4 5 は、上記 TRAP コマンドの表示切替イネーブルビット D 0 ～ D 7 のうち対応する表示プレーンのビットを受けて、その値が “ 1 ” のときには状態を 1 つ遷移させて次ページを指し示す状態になる一方、その値が “ 0 ” のときには以前と同じページを指し示したまま状態を遷移させない。指し示されるページは、描画処理が実行されるページ順と同じ順番で移行されていく。上記の表示切替イネーブルビット D 0 ～ D 7 は信号線 L 0 を介して描画部 2 0 から表示部 2 2 に送られて選択信号生成ステートマシンに入力される。このようなステートマシン 2 4 5 は例えばシフトレジスタと信号の判別等を行う論理回路とから構成することが出来る。

なお、対応する表示プレーンの表示切替イネーブルビット D 0 ～ D 7 が “ 1 ” であった場合でも、描画属性レジスタ 2 0 1 に設定されたオート切替モードイネーブルビット D 0 0 ～ D 0 1 の対応する表示プレーンの値が “ 0 ” であった場合には、状態の遷移は行われなくなっている。

#### 【 0 0 3 5 】

以上のように、一つの表示プレーンの描画終了時に出力されるイネーブルビット D 0 ～ D 7 に従って、各表示プレーンの選択信号生成ステートマシン 2 4 5 が遷移し、各表示プレーンのページが垂直同期信号 V S Y N C に同期して切り替わるように成っている。

#### 【 0 0 3 6 】

上記の選択信号生成ステートマシン 2 4 5、表示アドレスレジスタ 2 4 4、選択回路 2 4 3、画素データバッファ 2 4 2 A およびバッファ制御部 2 4 2 B により、各表示プレーンに対応付けられた複数ページ分の画像データ格納領域のうち



何れか一つから画像データが読み出されて表示出力処理にかけられるとともに、TRAPコマンドの表示切替イネーブルビットD 0～D 7に基づき次の表示フレームで表示出力するページを各表示プレーンごとに切り替えたり或いは切り替えなかったりと、表示プレーンごとに独立したページの切替制御が可能になっている。

#### 【0 0 3 7】

次に、上記構成の表示制御装置 2 による描画処理と表示切替制御について幾つかのパターンを例示しながら詳しく説明する。

図 6～図 8 は、描画処理と表示切替のタイミングを説明する第 1 例～第 3 例のタイムチャートである。図中、VSYNCは表示装置 5 の垂直同期信号である。また、図 6～図 8 のタイムチャートにおいては、1 つの表示プレーンごとに 2 ページ分の画像データ格納領域が設定されているものとしている。

#### 【0 0 3 8】

この実施例に係る表示システムにおいては、表示出力用に画像データを読み出すページの切替設定は何れか 1 つの表示プレーンの描画終了時に実行されるTRAPコマンドにより各表示プレーンごとに独立的に行われる。また、切替設定の後に実際に画像データの読出ページが切り替えられるのは、表示装置 5 の垂直同期信号VSYNCに同期したタイミングである。

#### 【0 0 3 9】

図 6 のタイムチャートは、第 1 表示プレーン “0” の描画処理の終了時にこの第 1 表示プレーン “0” のページ切替えの設定を行うとともに、第 2 表示プレーン “1” の描画処理の終了時にこの第 2 表示プレーン “1” のページ切替えの設定を行うようにしたパターンを示したものである。

#### 【0 0 4 0】

このような制御パターンでは、第 1 表示プレーン “0” の先頭アドレス “A D R 0 0” の画像データ格納領域へ描画が行われている表示フレーム T 1, T 2 の期間には、既に描画が完了している先頭アドレス “A D R 0 1” の画像データ格納領域から画像データが読み出されて表示出力処理がなされ、描画処理の終了時のページ切替設定がなされた後に開始される表示フレーム T 3～T 6 の期間には切替設定された先頭アドレス “A D R 0 0” の画像データ格納領域の画像データ

が読み出されて表示出力処理が行われる。

#### 【0041】

第2表示プレーン“1”においても同様に先頭アドレス“ADR10”の画像データ格納領域への描画中又は描画前の表示フレームT1～T4には、既に描画終了している“ADR11”の画像データ格納領域の表示出力処理が行われ、描画終了時のページ切替設定がなされた後に開始される表示フレームT5、T6の期間には先に描画終了した“ADR10”の画像データ格納領域の表示出力処理が行われる。

このように描画終了した表示フレームに対してページの切替設定を行う制御パターンは、描画終了後に直ぐにその表示を更新させたい場合に適用して有用である。

#### 【0042】

図7のタイムチャートは、第1表示プレーン“0”の描画終了時にはページの切替設定を行わず、第2表示プレーン“1”の描画終了時に第0および第1の表示プレーンのページ切替設定を行ったパターンである。

このパターンにおいては、第1表示プレーン“0”の描画終了後の表示フレームT3、T4では読出ページの切替えは行われず、第2表示プレーン“1”の描画終了後に開始される表示フレームT5から第1表示プレーン“0”と第2表示プレーン“1”とのページ切替が同時に行われる。

このような制御パターンは複数の表示プレーンの表示を同時に切り替えたい場合に有用なものである。

#### 【0043】

図8のタイムチャートは、描画終了した表示プレーンに対してページの切替設定を行う制御パターンで、1つの表示フレームT1の期間中に複数の表示プレーンの描画処理が終了した場合を示すものである。

このような場合、1つの表示フレームT1の期間中に第1～第3の表示プレーンについてそれぞれページの切替設定が行われるので、次の表示フレームT2において第1～第3の表示プレーンの表示が同時に切り替えられる。

#### 【0044】

なお、このような制御パターンにおいて、例えば、描画処理の時間が延びて第 3 表示プレーン “2” の描画終了タイミングが表示フレーム T 2 の期間にずれ込んだ場合には、第 1 および第 2 表示プレーン “1” のみ同時に表示が切り替えられ、その次の表示フレームで第 3 表示プレーン “2” の表示が切り替えられることになる。

#### 【 0 0 4 5 】

以上のように、この実施例に係る表示システムによれば、各表示プレーンごとに表示出力するページの切替えを独立して行うことが出来るので、一部の表示プレーンのみに表示内容の更新があった場合など、更新があった表示プレーンのみ表示切替えを行わせることが出来るので、無駄のない最適な表示処理が可能である。また、複数の表示プレーンの表示を同じタイミングで切り替えたい場合にも、図 7 に示した制御パターンにより対応することが出来る。

#### 【 0 0 4 6 】

また、一般にアナログビデオ信号を入力して表示出力させるには 3 ページ分の画像データ格納領域があると都合が良いとされているが、描画処理されたグラフィック画像を表示する表示プレーンでは 2 ページ分の画像データ格納領域を設定し、ビデオ出力用の表示プレーンでは 3 ページ分の画像データ格納領域を設定するなど、各表示プレーンで異なるページ数の画像データ格納領域を設定した場合でも、問題なくページの切替え制御が可能である。

#### 【 0 0 4 7 】

また、本実施例に係る表示システムによれば、描画部 2 0 により解釈実行されるコマンドもしくはレジスタに設定された値を用いてページ切替えの設定が行われるので、表示切替の制御のために CPU 1 の負荷を高めることがない。特に、カーナビゲーションシステムのように、予め表示プレーンごとに生成されたディスプレイリストに従って描画部 2 0 が描画処理を行って画像データを生成するシステム構成の場合、描画コマンドを用いずに表示切替制御を行うには、1 つのディスプレイリストの描画処理の終了ごとに CPU 1 がどの表示プレーンの表示切替を行うか制御処理を行う必要があり、CPU 1 の負荷が増してしまう。ナビゲーションシステムにおいては、CPU 1 は現在位置の測定や入出力制御等を常時

行っているため表示制御処理に余り時間をとられたくないと云った事情があり、さらに、コスト面から余り高性能なCPU1を用いることが出来ないことから、前記実施例のようにCPU1の負荷を高めずに表示切替制御を行えることは非常に有効である。

#### 【0048】

以上本発明者によってなされた発明を実施例に基づき具体的に説明したが、本発明は上記実施例に限定されるものではなく、その要旨を逸脱しない範囲で種々変更可能であることはいうまでもない。

例えば、実施例では、描画処理の終了を示すTRAPコマンドにより画像データを読み出すページの切替設定を行うようにしたが、その他のコマンドや専用の制御コマンドにより同様の切替設定を行うように構成することも出来る。

#### 【0049】

また、実施例では、描画属性レジスタ201に、TRAPコマンドの表示切替イネーブルビットD0～D7の有効性を決定するオート切替モードイネーブルビットD00～D07を設けているが、この構成を無くしてTRAPコマンドの表示切替イネーブルビットD0～D7のみで画像データを読み出すページの切替設定を行うようにしても良い。

#### 【0050】

或いは、TRAPコマンドの表示切替イネーブルビットD0～D7を無くして、描画属性レジスタ201のオート切替モードイネーブルビットD00～D07のみで表示切替設定を行うようにしても良い。この場合、オート切替モードイネーブルビットD00～D07がイネーブル“1”に設定されている表示プレーンに対して描画終了時に自動的にページの切替設定が行われるようにすれば良い。

#### 【0051】

また、上記実施例においては、表示切替イネーブルビットD0～D7やオート切替モードイネーブルビットD00～D07の各ビットが予めどの表示プレーンと対応するか固定されたものとしているが、各ビットと複数の表示プレーンとの対応関係を設定する設定レジスタを設けて、この対応関係を動的又は静的に変更可能な構成としても良い。

**【 0 0 5 2 】**

図 9 には、本発明を適用した表示システムの他の構成例を示す。

また、上記実施例では、図 1 の表示制御装置 2 を 1 チップの構成として説明したが、図 9 に示すように、CPU 1 や描画部 2 0 および表示部 2 2 を 1 チップ化したマイクロコンピュータ 1 0 0 をカーナビゲーションシステムに搭載するようにしても良い。また、その際、不揮発性メモリ 6 や表示メモリ 4 をマイクロコンピュータ 1 0 0 内に搭載することも出来る。また、CPU 1 の作業領域を提供する半導体メモリ 3 と表示メモリ 4 とを別構成とせず、1 個のメモリから構成することも出来る。

**【 0 0 5 3 】**

また、上記実施例では、画像データ生成手段として描画部 2 0 を例示したが、例えば、複数の映像の画像データを複数の表示プレーンの画像データ格納領域に展開することが可能な M P E G (Motion Picture Experts Group) デコーダ 2 9 など、種々の構成を適用することも出来る。M P E G デコーダ 2 9 を画像データ生成手段として本発明を適用する場合には、例えば、1 画面の画像データの展開処理の終了時等に各表示プレーンのページ切替の設定をそれぞれ独立して行えるように構成すればよい。

**【 0 0 5 4 】**

また、複数の表示プレーンに描画グラフィックや M P E G 動画およびビデオ入力による映像表示を複合的に行うような表示システムにおいても、各表示プレーンごとに読出ページの切替設定を独立して行えるようにすることで同様の効果を得ることが出来る。例えば、ビデオ入力の映像表示を表示速度を変えて行う場合や、圧縮方式によりフレームレートの異なる M P E G 動画の映像表示を行う場合などに、表示プレーンごとにページの切替えタイミングが異なってくるので本発明は効果的である。

**【 0 0 5 5 】**

以上の説明では主として本発明者によってなされた発明をその背景となった利用分野であるカーナビゲーションシステムに適用した場合について説明したがこの発明はそれに限定されるものでなく、ハンディカーナビゲーションシステムや P

D A (Personal Digital Assistant) 等、各種の表示システムに広く利用することができる。

#### 【 0 0 5 6 】

##### 【発明の効果】

本願において開示される発明のうち代表的なものによって得られる効果を簡単に説明すれば下記のとおりである。

すなわち、本発明に従うと、表示プレーンごとに複数ページ分の画像データ格納領域が設定される表示システムにおいて、表示内容に更新があった表示プレーンのみ表示の切替えを行わせたり、関連した 2 個以上の表示プレーンについて同時に表示の切替えを行わせるなど、汎用性があり且つ無駄のない最適な表示切替制御を行うことが出来るという効果がある。

#### 【 0 0 5 7 】

また、表示制御装置により実行されるコマンドを用いて表示切替えの設定が行えるので、システム制御を行う C P U の負荷を高めることなく適宜なタイミングで表示の切替えを行わせることが出来るという効果がある。

##### 【図面の簡単な説明】

##### 【図 1】

本発明を適用したカーナビゲーションシステムの全体構成を示すブロック図である。

##### 【図 2】

図 1 の表示制御装置の詳細を示すブロック図である。

##### 【図 3】

図 1 の描画部に設けられた描画属性レジスタの一部を示す図である。

##### 【図 4】

実施例の TRAP コマンドの一例を示すビット構成図である。

##### 【図 5】

図 1 の表示プレーン生成部の概略構成を示す図である。

##### 【図 6】

描画処理と表示切替えの第 1 動作例を示すタイムチャートである。

## 【図 7】

描画処理と表示切替えの第 2 動作例を示すタイムチャートである。

## 【図 8】

描画処理と表示切替えの第 3 動作例を示すタイムチャートである。

## 【図 9】

本発明を適用した表示システムの他の構成例を示すブロック図である。

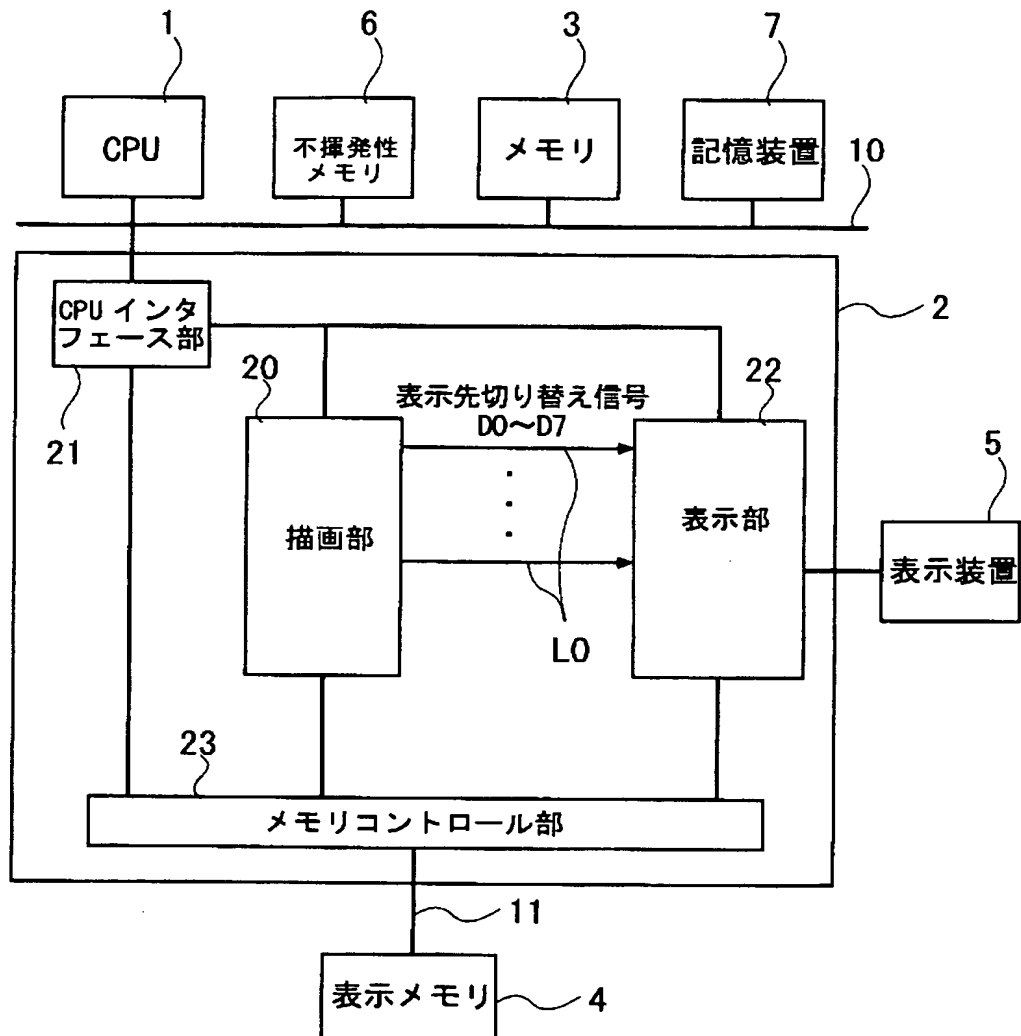
## 【符号の説明】

- 1           CPU
- 2           表示制御装置
- 4           表示メモリ
- 5           表示装置
- 7           記憶装置
- 2 0          描画部（画像データ生成手段および画像データ格納手段、描画回路  
)
- 2 2          表示部（表示処理回路）
- 2 4          表示プレーン生成部
- 2 7          描画処理ユニット
- 2 9          M P E G デコーダ（画像データ生成手段）
- 2 0 1       属性レジスタ
- 2 4 1       表示合成部
- 2 4 2 A     画素データバッファ
- 2 4 2 B     バッファ制御部
- 2 4 3       選択回路
- 2 4 4       表示アドレスレジスタ
- 2 4 5       選択信号生成ステートマシン（第 1 レジスタ）
- VS Y N C    垂直同期信号（表示遷移同期信号）

【書類名】

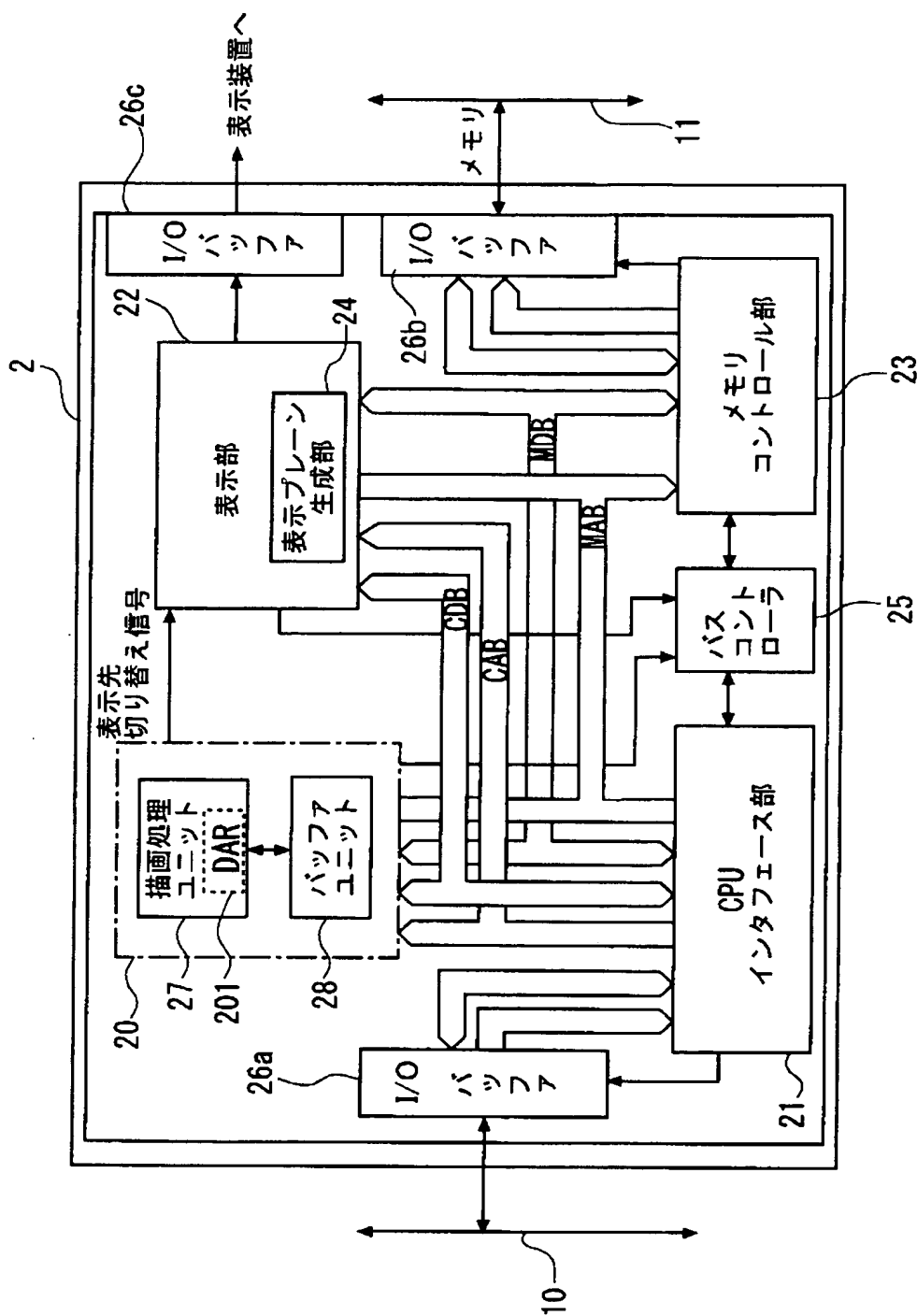
図面

【図 1】





【図 2】



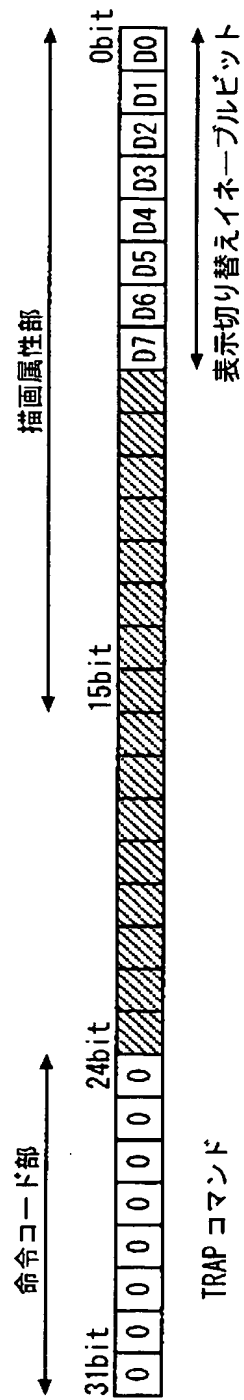
【図 3】

## 描画属性レジスタ

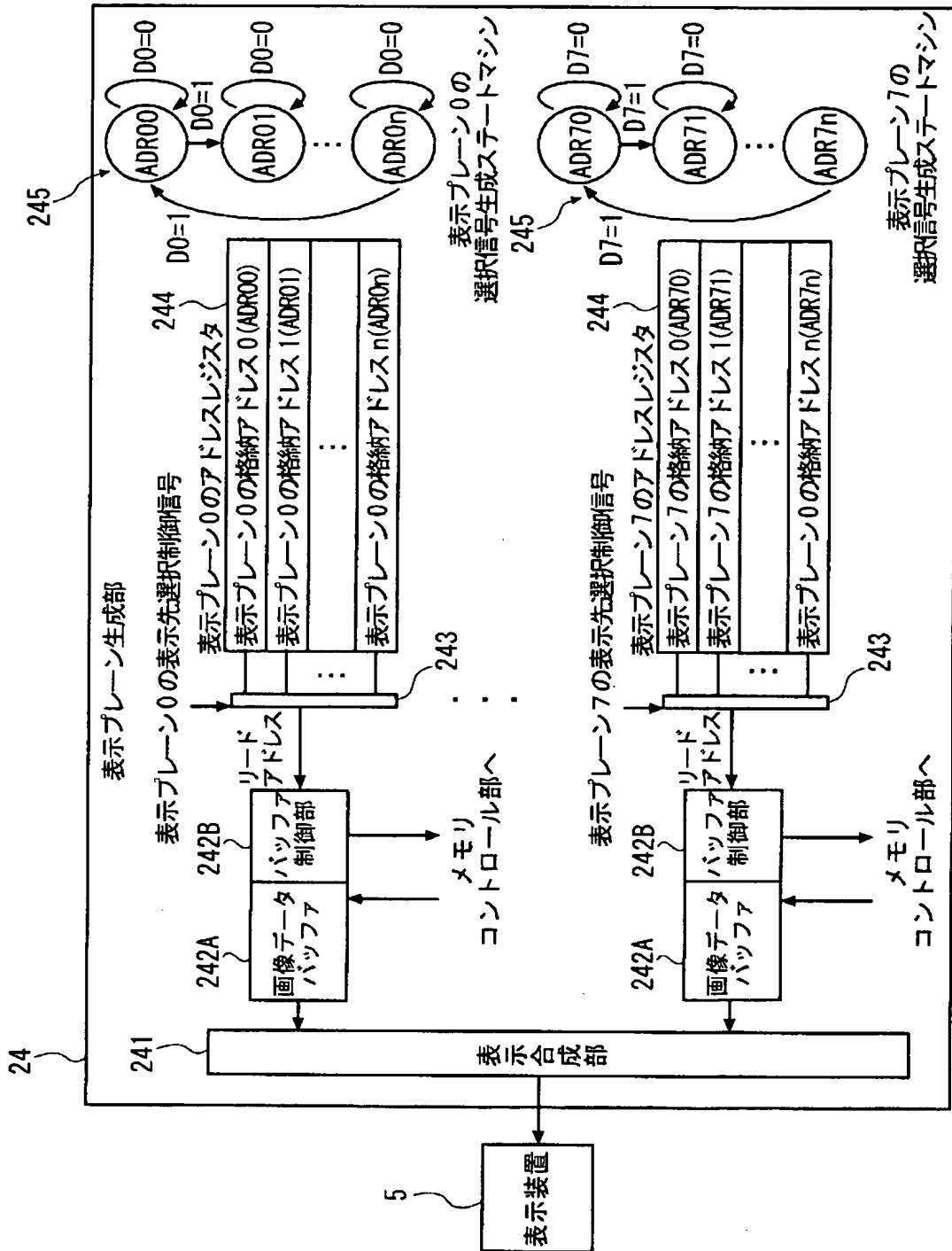
201

0	オート切替モードイネーブル D0
1	オート切替モードイネーブル D1
2	オート切替モードイネーブル D2
3	オート切替モードイネーブル D3
4	オート切替モードイネーブル D4
5	オート切替モードイネーブル D5
6	オート切替モードイネーブル D6
7	オート切替モードイネーブル D7
8	
⋮	⋮
26	
27	
28	
29	
30	
31	

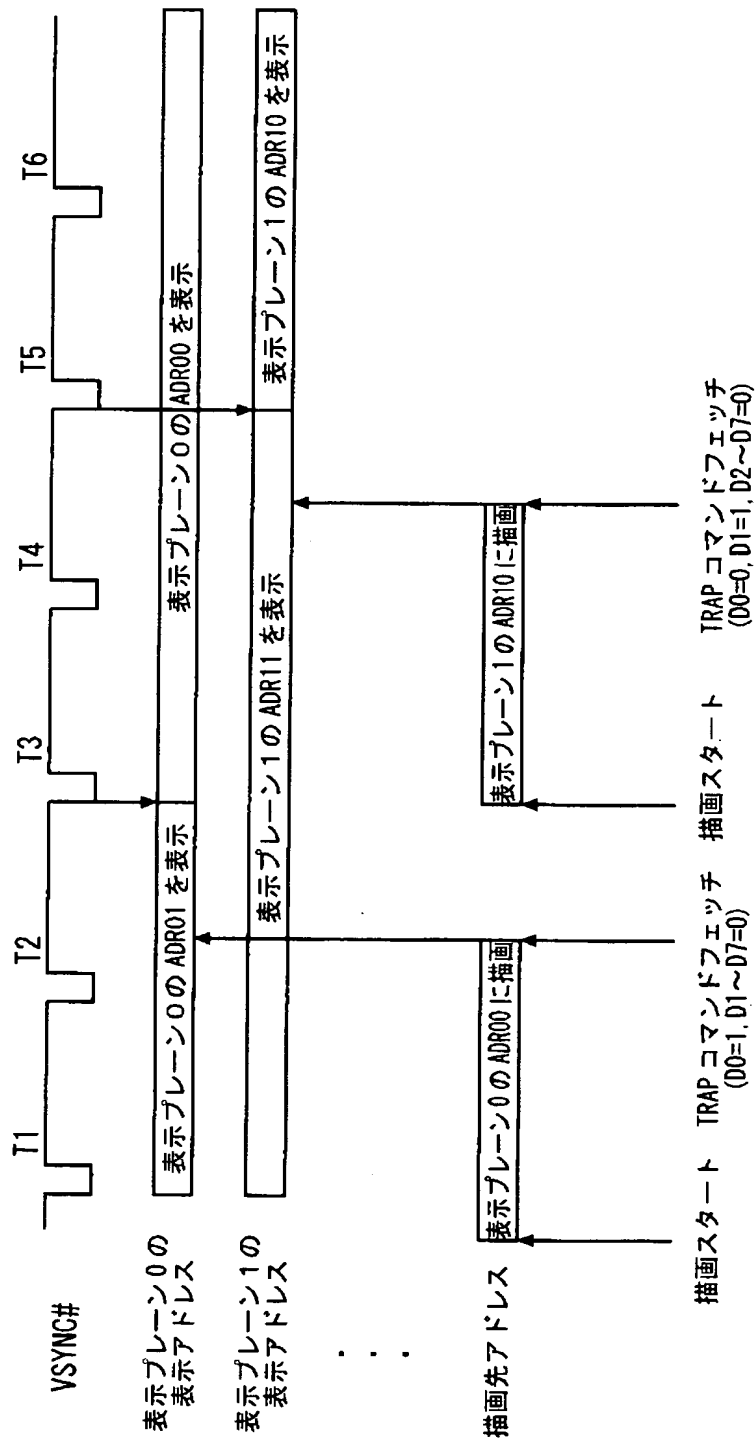
【図 4】



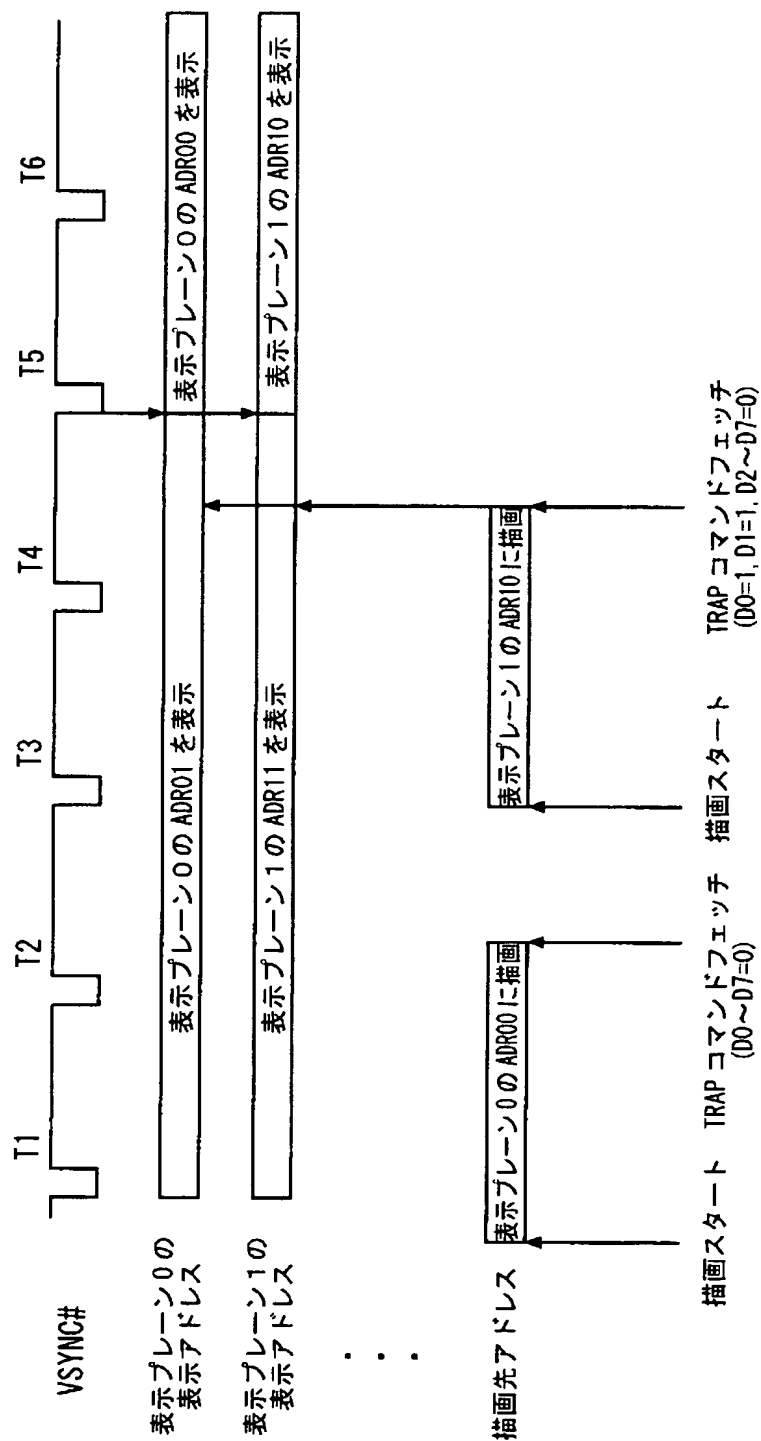
【図 5】



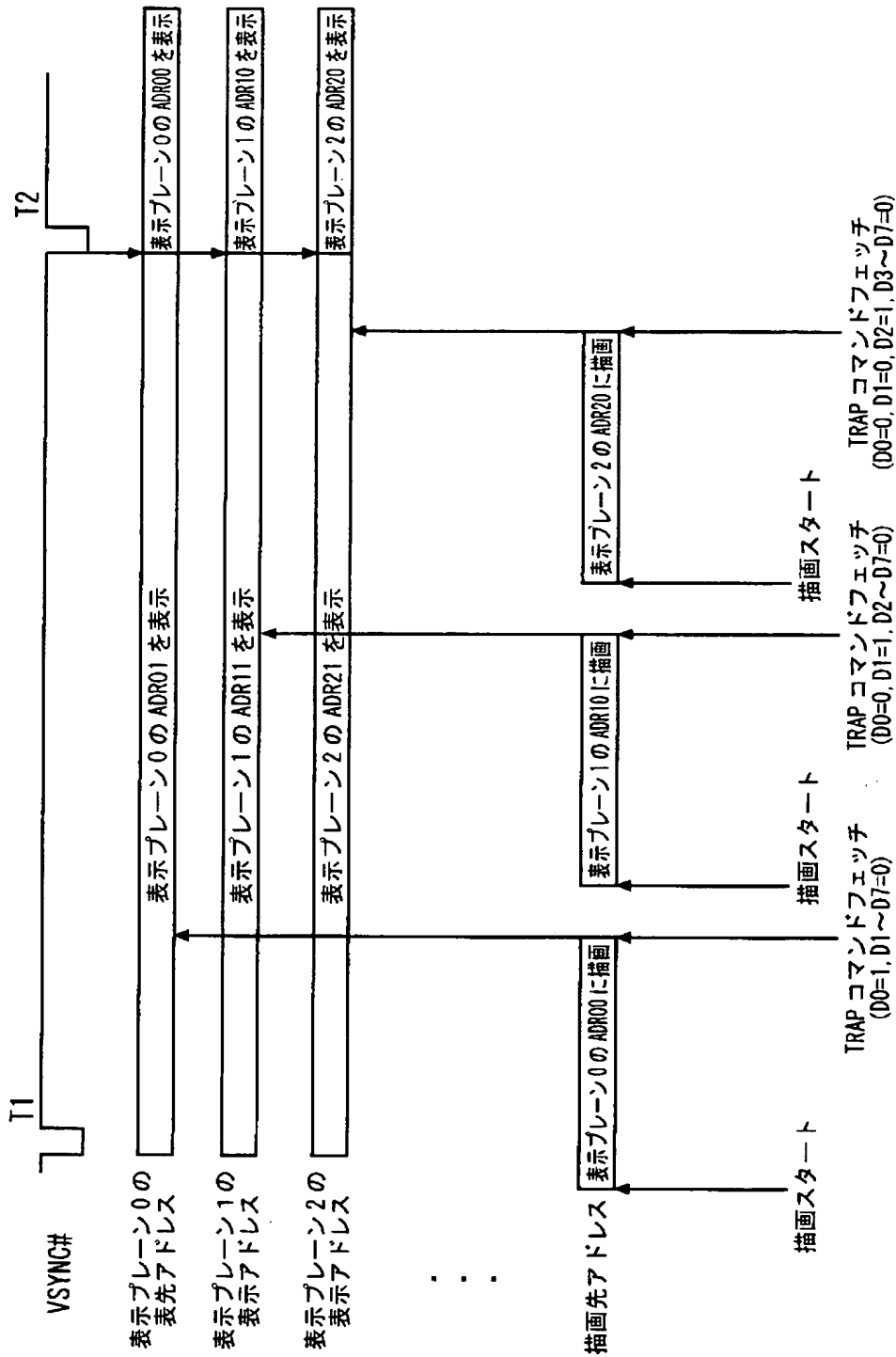
【図 6】



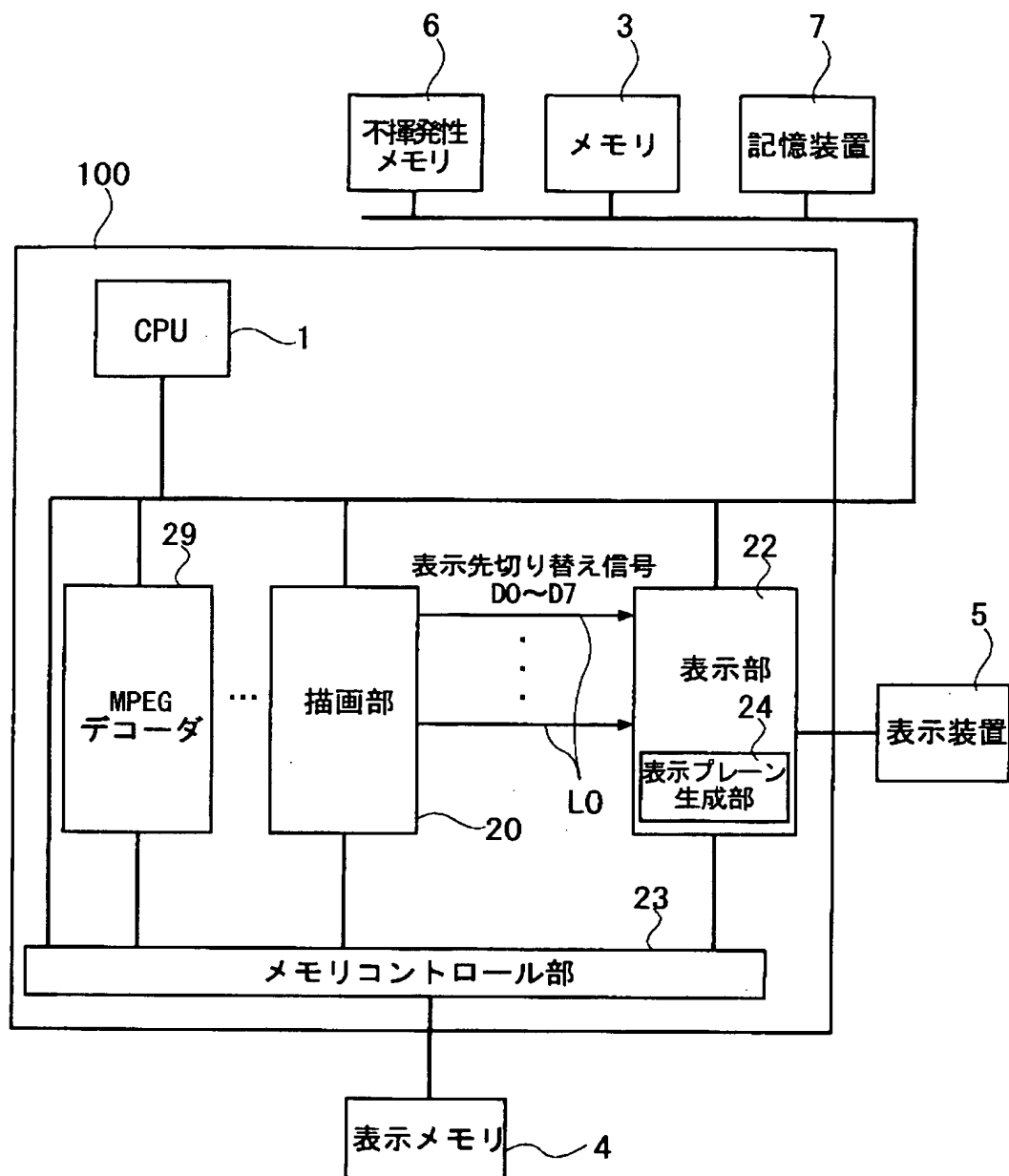
【図 7】



【図 8】



【図 9】





【書類名】 要約書

【要約】

【課題】 重ね合わせの表示が可能な複数の表示プレーンのそれぞれに複数ページ分の画像データ格納領域が設定され、各表示プレーンごとに画像データ格納領域を切替えながら表示出力処理を行う表示システムにおいて、C P U に負荷をかけることなく且つ応用性の高い画像データ格納領域の切替えを可能にする。

【解決手段】 1 個の表示プレーンの描画終了を示す TRAP コマンドの属性ビットに、表示プレーンごとに画像データ格納領域の切替えを行うか否かを示す表示切替イネーブルビット D 0 ～ D 7 を設け、この表示切替イネーブルビット D 0 ～ D 7 が “ 1 ” の表示プレーンに対して次の垂直同期信号に同期したタイミングで画像データを読み出す画像データ格納領域の切替えを行うようにする。

【選択図】 図 1

認定・付加情報

特許出願の番号	特願 2 0 0 2 - 3 6 1 9 7 1
受付番号	5 0 2 0 1 8 9 1 4 4 9
書類名	特許願
担当官	第一担当上席 0 0 9 0
作成日	平成 1 4 年 1 2 月 1 6 日

< 認定情報・付加情報 >

【提出日】	平成14年12月13日
-------	-------------

次頁無

【書類名】 出願人名義変更届（一般承継）

【あて先】 特許庁長官 殿

【事件の表示】

【出願番号】 特願2002-361971

【承継人】

【識別番号】 503121103

【氏名又は名称】 株式会社ルネサステクノロジ

【承継人代理人】

【識別番号】 100085811

【弁理士】

【氏名又は名称】 大日方 富雄

【提出物件の目録】

【包括委任状番号】 0308733

【物件名】 承継人であることを証明する登記簿謄本 1

【援用の表示】 特許第 3 1 5 4 5 4 2 号 平成 1 5 年 4 月 1 1 日付け  
提出の会社分割による特許権移転登録申請書 を援用  
する

【物件名】 権利の承継を証明する承継証明書 1

【援用の表示】 特願平 3 - 1 0 8 7 1 2 号 同日提出の出願人  
名義変更届（一般承継）を援用する

【プルーフの要否】 要

## 認定・付加情報

特許出願の番号	特願 2 0 0 2 - 3 6 1 9 7 1
受付番号	5 0 3 0 1 2 3 2 4 4 1
書類名	出願人名義変更届（一般承継）
担当官	鎌田 柁規 8 0 4 5
作成日	平成 1 5 年 9 月 9 日

## &lt; 認定情報・付加情報 &gt;

【提出日】	平成 1 5 年 7 月 2 5 日
-------	--------------------

特願 2 0 0 2 - 3 6 1 9 7 1

出 願 人 履 歴 情 報

識別番号

[ 0 0 0 0 0 5 1 0 8 ]

1 . 変更年月日

1 9 9 0 年 8 月 3 1 日

[変更理由]

新規登録

住 所

東京都千代田区神田駿河台 4 丁目 6 番地

氏 名

株式会社日立製作所

特願 2 0 0 2 - 3 6 1 9 7 1

出 願 人 履 歴 情 報

識別番号

[ 5 0 3 1 2 1 1 0 3 ]

1. 変更年月日

2 0 0 3 年 4 月 1 日

[変更理由]

新規登録

住 所

東京都千代田区丸の内二丁目 4 番 1 号

氏 名

株式会社ルネサステクノロジ